

UNIVERSIDAD POLITÉCNICA DE MADRID

OFERTA DE TRABAJO/JOB OFFER

INFORMACION BÁSICA/BASIC INFO

- ***PROYECTO/PROJECT:** P250505C019
- ***100% FINANCIACION UE/PLAN DE TRANSFORMACIÓN, RECUPERACION Y RESILIENCIA/100% EU FINANCING/TRANSFORMATION PLAN, RECOVERY AND RESILIENCE:** NO
- ***PUESTO OFERTADO/TITLE OF THE POSITION:** INVESTIGADOR
- ***Nº VACANTES/NUMBER OF POSITIONS AVAILABLE:** 1
- ***CATEGORÍA/RESEARCHER PROFILES:** First Stage Researcher (R1)
- ***DEPARTAMENTO/DEPARTMENT:** Centro de Electrónica Industrial y Sistemas Multimodales (CEIMM)
- ***DIRECCIÓN/WORK LOCATIONS:**
Centro de Electrónica Industrial y Sistemas Multimodales (CEIMM), Sede ETSII, c/ José Gutiérrez Abascal, 2
28006 Madrid

INFORMACION DE CONTRATACIÓN/HIRING INFO

- ***ÁREA TECNOLÓGICA/WORK TECHNOLOGY AREA:** P-154 Electrónica
- ***CAMPO DE INVESTIGACION/RESEARCH FIELD:** Engineering - Electronic engineering
- ***FUNCIONES/OFFER DESCRIPTION:**
 - Análisis y modelado de los parásitos de las placas de circuito impreso debido a las altas frecuencias./Analysis and modeling of printed circuit board parasites due to high frequencies.
 - Realización de algoritmos para la automatización de la evaluación de los parásitos./Development of algorithms for the automation of parasite evaluation.
 - Estudio por elementos finitos de los efectos electromagnéticos no deseados debido a las altas potencia y frecuencias./Finite element study of undesired electromagnetic effects due to high power and frequencies.
- ***CONTRATO/TYPE OF CONTRACT:** Indefinido de Actividades Científico-Técnicas Art. 23.bis Ley de la Ciencia
- ***JORNADA/JOB STATUS:** Jornada completa
- ***HORAS SEMANA/HOURS PER WEEK:** 33.75
- DISPONIBILIDAD PARA VIAJAR/AVAILABILITY TO TRAVEL:** Si
- ***SALARIO BRUTO AÑO/SALARY OFFERED:** 22500
- ***FECHA LÍMITE INSCRIPCIÓN/APPLICATION DEADLINE:** Diez días hábiles desde su publicación
- ***FECHA ESTIMADA DE CONTRATACIÓN/ESTIMATED DATE OF JOB CONTRACT:** 15/11/2025
- ***DURACIÓN DEL CONTRATO/TERM OF CONTRACT:** 28/02/2026
- ***FINANCIACIÓN PROGRAMA MARCO UE/IS THE JOB FUNDED THROUGH A EU RESEARCH FRAMEWORK PROGRAMME?:** Not funded by an EU programme
- PROGRAMA REFUGIADOS UE/Science4Refugees:** No

INSCRIPCIÓN/APPLICATION

- ***EMAIL DE INSCRIPCIÓN/APPLICATION EMAIL:** s.carrazoni@upm.es / miroslav.vasic@upm.es / a.delgado@upm.es
- ***PERSONA DE CONTACTO/CONTACT PERSON:** ALBERTO DELGADO / MIROSLAV VASIC
- WEBSITE:** www.cei.upm.es

REQUISITOS/REQUIREMENTS

*NIVEL EDUCATIVO REQUERIDO/REQUIRED EDUCATION LEVEL

- **PRINCIPAL CAMPO DE INVESTIGACIÓN 1/MAIN RESEARCH FIELD 1:** Engineering
 - **NIVEL/LEVEL:** Master
- **PRINCIPAL CAMPO DE INVESTIGACIÓN 2/MAIN RESEARCH FIELD 2:** Engineering
 - **NIVEL/LEVEL:** Ingeniero Superior/Licenciado

HABILIDADES-CUALIFICACIONES-INFORMÁTICA/SKILLS/QUALIFICATIONS:

- Conocimientos en el uso de herramientas por elementos finitos.
- Conocimientos en electromagnetismo.
- Conocimientos en uso de herramientas para el diseño cad de PCBs.
- Conocimientos avanzados en Python.
- Knowledge of finite element tools.
- Knowledge of electromagnetism.
- Knowledge of PCB CAD design tools.
- Advanced knowledge of Python.

REQUERIMIENTOS ESPECÍFICOS/SPECIFIC REQUIREMENTS:

- Conocimiento en modelado electromagnético para el análisis de los parásitos de las placas de circuito impreso debido a las altas frecuencias.
- Conocimiento en algoritmos para la automatización de procesos de análisis de datos y entornos de simuladores.
- Conocimiento en modelado y análisis mediante herramientas de elementos finitos.
- Knowledge of electromagnetic modeling for analyzing printed circuit board parasites due to high frequencies.
- Knowledge of algorithms for automating data analysis processes and simulator environments.
- Knowledge of modeling and analysis using finite element tools.

IDIOMAS REQUERIDOS/REQUIRED LANGUAGES:

- **IDIOMA 1/LANGUAGE 1:** Inglés / English
 - **NIVEL LECTURA/READING LEVEL:** Alto
 - **NIVEL ESCRITO/WRITING LEVEL:** Alto
 - **NIVEL CONVERSACIÓN/CONVERSATION LEVEL:** Alto
- **IDIOMA 2/LANGUAGE 2:**
 - **NIVEL LECTURA/READING LEVEL:**
 - **NIVEL ESCRITO/WRITING LEVEL:**
 - **NIVEL CONVERSACIÓN/CONVERSATION LEVEL:**
- **IDIOMA 3/LANGUAGE 3:**
 - **NIVEL LECTURA/READING LEVEL:**
 - **NIVEL ESCRITO/WRITING LEVEL:**
 - **NIVEL CONVERSACIÓN/CONVERSATION LEVEL:**

EXPERIENCIA EN INVESTIGACION REQUERIDA/REQUIRED RESEARCH EXPERIENCE:

- **CAMPO INVESTIGACIÓN 1/RESEARCH FIELD 1:** Engineering - Electronic engineering
 - **AÑOS MÍNIMOS DE EXPERIENCIA REQUERIDOS/MINIMUM YEARS OF EXPERIENCE REQUIRED:** 1 - 4
- **CAMPO INVESTIGACIÓN 2/RESEARCH FIELD 2:** Engineering - Industrial engineering
 - **AÑOS MÍNIMOS DE EXPERIENCIA REQUERIDOS/MINIMUM YEARS OF EXPERIENCE REQUIRED:** 1 - 4
- **CAMPO INVESTIGACIÓN 3/RESEARCH FIELD 3:**
 - **AÑOS MÍNIMOS DE EXPERIENCIA REQUERIDOS/MINIMUM YEARS OF EXPERIENCE REQUIRED:**

INFORMACIÓN ADICIONAL/ADDITIONAL INFO

BENEFICIOS/BENEFITS:

CRITERIOS Y PROCESO DE SELECCIÓN/ELIGIBILITY CRITERIA AND SELECTION PROCESS

(<https://www.upm.es/Investigacion/HRS4R/HRS4R/Seleccion>):

Se aplican las pautas establecidas en el proceso de selección del nuevo *Reglamento para el proceso de selección y contratación del personal investigador, personal técnico y personal gestor relacionado con la investigación de la Universidad Politécnica de Madrid*, aprobado en la UPM.

Se aplican las pautas establecidas en el proceso de selección del nuevo Reglamento para el proceso de selección y contratación del personal investigador, personal técnico y personal gestor relacionado con la investigación de la Universidad Politécnica de Madrid, aprobado en la UPM. / The guidelines established in the selection process of the new Regulation for the selection and hiring process of research staff, technical staff and management staff related to research at the Polytechnic University of Madrid, approved at the UPM, are applied.

Se valorará la experiencia en: / Experience will be valued in:

20%-Conocimiento en modelado electromagnético para el análisis de los parásitos de las placas de circuito impreso debido a las altas frecuencias. / Knowledge of electromagnetic modeling for analyzing printed circuit board parasites due to high frequencies.

15%-Conocimiento en algoritmos para la automatización de procesos de análisis de datos y entornos de simuladores. / Knowledge of algorithms for automating data analysis processes and simulator environments.

15%-Conocimiento en modelado y análisis mediante herramientas de elementos finitos. / Knowledge of modeling and analysis using finite element tools.

15%-Conocimientos en el uso de herramientas por elementos finitos. / Knowledge of finite element tools.

15%-Conocimientos en electromagnetismo. / Knowledge of electromagnetism.

10%-Conocimientos en uso de herramientas para el diseño cad de PCBs. / Knowledge of PCB CAD design tools.

10%-Conocimientos avanzados en Python. / Advanced knowledge of Python.

COMENTARIOS ADICIONALES/ADDITIONAL COMMENTS: